

32. 다양한 진리식

32-1. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	0	0
1	0	0	0	0

진리식
 $Q = A' \cdot B' + Q'$

32-2. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	0	1	0
1	0	0	0	0

진리식
 $Q = A' \cdot B' + Q$

32-3. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	1	0
1	0	0	0	0

진리식
 $Q = A' \cdot B' + (Q + Q')$
 $= A' \cdot B'$

32-4. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	0	0	1
1	0	0	0	0

진리식
 $Q = A' \cdot B + Q'$

32-5. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	0	0
1	0	0	0	1

진리식
 $Q = A' \cdot (B + B') + Q'$
 $= A' \cdot Q'$

32-6. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	0	1	0
1	0	0	0	1

진리식
 $Q = A' \cdot B' + Q + A' \cdot B + Q'$

32-7. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	1	0
1	0	0	0	1

진리식
 $Q = A' \cdot (B + B') + Q' + A' \cdot B' + (Q + Q')$
 $= A' \cdot Q' + A' \cdot B'$

32-8. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	0	0	1
1	0	0	0	0

진리식
 $Q = A' \cdot B + Q$

32-9. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	0	1
1	0	0	0	0

진리식
 $Q = A' \cdot B' + Q' + A' + B + Q$

32-10. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	0	1	1
1	0	0	0	0

진리식
 $Q = A' \cdot (B + B') + Q + B' \cdot (Q + Q')$
 $= A' \cdot Q + B'$

32-11. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q'
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	00	01	11	10
0	0	1	1	1
1	0	0	0	0

진리식
 $Q = A' \cdot (B + B') + Q + A' \cdot B' \cdot (Q + Q')$
 $= A' \cdot Q' + A' \cdot B'$

32-12. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	0	0	0

진리식
 $Q = A' \cdot B + (Q + 0')$
 $= A' \cdot B$

32-13. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	0	0	0

32-14. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	0	0	0

32-15. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	0	0	0

32-16. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	0	1	0	0

32-17. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	1	0	0	0

32-18. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	0	0	0

32-19. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	0	0

32-20. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	0

32-21. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	0	0

32-22. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q'
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	0	0	0

32-23. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	0	0

32-24. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	0

32-25. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	0	0

32-26. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	0	0	0

32-27. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	0	0	0

32-28. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	0

32-29. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	0	0

32-30. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	0	0	0

32-31. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	0	0	0

32-32. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	0	1	0	0

32-33. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	0	1	0	0

32-34. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	0	1	0	0

32-35. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	0	1	0	0

32-36. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	1	0	0

32-37. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	1	0	0

32-38. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	0	1	0	0

32-39. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	0	1	0	0

32-40. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	1	0	0

32-41. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	1	0	0

32-42. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	1	0	0

32-43. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	1	0	0

32-44. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	1	0	0

32-45. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	1	0	0

32-46. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	1	0	0

32-47. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	1	0	0

32-48. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	1	1	0	0

32-49. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	1	1	0	0

32-50. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	0

32-51. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	1	0	0

32-52. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	0

32-53. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	0

32-54. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	0

32-55. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	1	0	0

32-56. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	0

32-57. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	0

32-58. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	0

32-59. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	1	0	0

32-60. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	0

32-61. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	0

32-62. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	0

32-63. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	1	0	0

32-64. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	0	0	0	1

32-65. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	0	0	0	1

32-66. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	0	0	0	1

32-67. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	0	0	0	1

32-68. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	0	0	1

32-69. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	0	0	1

32-70. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	0	0	1

32-71. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	0	0	1

32-72. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	0	0	1

32-73. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	0	0	1

32-74. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	0	0	1

32-75. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	0	0	1

32-76. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	0	0	1

32-77. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	0	0	1

32-78. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	0	0	1

32-79. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	0	0	1

32-80. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	1	0	0	1

32-81. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	1	0	0	1

32-82. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	0	0	1

32-83. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	0	1

32-84. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	1

32-85. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	0	1

32-86. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	0	0	1

32-87. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	0	1

32-88. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	1

32-89. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-90. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	1

32-91. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	0	1

BQ	00	01	11	10
A	0	1	1	1
1	1	0	0	1

32-92. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	0	0	1

32-93. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	0	1

32-94. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	0	0	1

32-95. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	0	0	1

32-96. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	0	1	0	1

32-97. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	0	1	0	1

32-98. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	0	1	0	1

32-99. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	0	1	0	1

32-100. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	0	0	1	0

32-101. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	0

32-102. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	0	1	0	1

32-103. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	0	1	0	1

32-104. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	1	0	1

32-105. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	1	0	1

32-106. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	1	0	1

32-107. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	1	0	1

32-108. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	0	1	0	1

32-109. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	0	1	0	1

32-110. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	0	1	0	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	0	1

32-111. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	1	0	1

32-112. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	0
1	1	1	0	1

32-113. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	0
1	1	1	0	1

32-114. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	1

32-115. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	1	0	1

32-116. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

32-117. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-118. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	1

32-119. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	1	0	1

32-120. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

32-121. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-122. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	1

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	1

32-123. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	1	0	1

32-124. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

32-125. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-126. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	1

32-127. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	1	1	0	1

32-128. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	0	0	1	0

32-129. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	0	0	1	0

32-130. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	0	1	0

32-131. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	0	0	1	0

32-132. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q ¹	Q ²
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	0

32-133. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	0

32-134. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	0	1	0

32-135. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	0

32-136. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	0

32-137. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	0

32-138. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	0	1	0

32-139. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	0

32-140. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	0

32-141. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	0

32-142. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	0	1	0

32-143. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	0

32-144. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	1	1	0	1

32-145. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	1	1	0	1

32-146. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	1	1	0	1

32-147. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	1	0	1

32-148. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

32-149. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-150. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	1

32-151. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	1	0	1

32-152. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	0	1

32-153. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	0	1

32-154. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	0	1

32-155. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	1
0	1	0	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	0	1	0

BQ	00	01	11	10
A	0	1	1	0
1	1	0	1	0

32-156. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	0	1	0

32-157. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	0	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	0	1	0

32-158. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	0	1	0

32-159. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	0	1	0

32-160. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	0	1	1	0

32-161. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	0	1	1	0

32-162. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	1	1	0

32-163. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	0	1	1	0

32-164. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	0

32-165. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{next}
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	0

32-166. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	1	1	0

32-167. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	0

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	0

32-168. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	0

32-169. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	0

32-170. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	1	0

32-171. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	0

32-172. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	0

32-173. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	0

32-174. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	1	0

32-175. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	0

32-176. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ^{new}
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	1	1	1	0

32-177. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	1	1	1	0

32-178. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	1	1	1	0

32-179. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	1	1	0

32-180. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	0

32-181. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	0

32-182. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	1	0

32-183. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	1	1	0

32-184. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	0

32-185. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	0

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	0

32-186. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	1	0

32-187. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	1	1	0

32-1887. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	0

32-189. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	0

32-190. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	1	0

32-191. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	0
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	1	1	0

32-192. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	Q	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	0	0	1	1

32-193. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	0	0	1	1

32-194. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	0	1	1

32-195. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	0	0	1	1

32-196. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	1

32-197. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	1

32-198. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ⁿⁿ
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	0	1	1

32-199. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	1

BQ	00	01	11	10
A	0	1	1	0
1	0	0	1	1

32-200. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	1

32-201. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	1

32-202. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	0	1	1

32-203. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	1

32-204. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	0	1	1

32-205. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	0	1	1

32-206. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	0	1	1

32-207. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	0	1	1

32-208. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	1	0	1	1

32-209. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	1	0	1	1

32-210. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	1	0	1	1

32-211. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	0	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	0	1	1

32-212. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	0	1	1

32-213. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	0	1	1

32-214. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	0	1	1

32-215. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	0	1	1

32-216. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	0	1	1

32-217. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	0	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	0	1	1

32-218. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	0	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	0	1	1

32-219. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	0	1	1

BQ	00	01	11	10
A	0	1	1	1
1	1	0	1	1

32-220. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	0	1	1

32-221. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1 1
1	1	0	1 1	

32-222. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1 1	1
1	1	0	1	1

32-223. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1 1	1 1	1 1
1	1	0	1	1

32-224. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	0	1	1	1

32-225. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	0	1	1	1

32-226. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	0	1	1	1

32-227. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1 1	0	0
1	0	1	1 1	1

BQ	00	01	11	10
A	0	1	1	0
1	0	1	1 1	1

32-228. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	1

32-229. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	1

32-230. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	1	1

32-231. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	1

32-232. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	1

32-233. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	1

32-234. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	1	1

32-235. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	1

32-236. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	0	1	1	1

32-237. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	0	1	1	1

32-238. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	0	1	1	1

32-239. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	1
1	0	1	1	1

32-240. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	0
1	1	1	1	1

32-241. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	0
1	1	1	1	1

32-242. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	1	1	1	1

32-243. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	1	1	1

32-244. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	1

32-245. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	1

32-246. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	0
1	1	1	1	1

32-247. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	1	1	1

32-248. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	1

32-249. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	1

32-250. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	1	1
1	1	1	1	1

32-251. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	1	0
1	1	1	1	1

32-252. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	0	0	1
1	1	1	1	1

32-253. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

BQ	00	01	11	10
A	0	1	0	1
1	1	1	1	1

32-254. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

A\BQ	00	01	11	10
0	0	1	1	1
1	1	1	1	1

32-255. 다음 진리표를 간략화한 후 진리식으로 만들고 PLC Ladder Diagram화 하라

A	B	d	Q ^m
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

A\BQ	00	01	11	10
0	1	1	1	1
1	1	1	1	1