

5. 진리식

- ◆ 5-1. Buffer :  $Q = A$
- ◆ 5-2. Inverter (NOT Gate) :  $Q = A'$
- ◆ 5-5. AND :  $Q = A * B$
- ◆ 5-6. OR :  $Q = A + B$
- ◆ 5-7. XOR (Exclusive OR) :  $Q = A*B' + A'*B$
- ◆ 5-8. INOR (Inclusive OR) :  $Q = A*B + A'*B' = (A*B' + A'*B)'$
- ◆ 5-8. NAND (= not OR) :  $Q = (A + B)' = A' * B'$
- ◆ 5-9. NOR (= not AND) :  $Q = (A * B)' = A' + B'$
- ◆ 5-10. S-R Flip-Flop (Set-Reset Flip-Flop)

